

Concurs pentru ocuparea postului poz. 21 , de ASISTENT UNIVERSITAR,  
 Departamentul de BAZELE ELECTRONICII,  
 Facultatea ELECTRONICA, TELECOMUNICATII SI TEHNOLOGIA INFORMATIEI,  
 Disciplinele: COMPONENTE ȘI CIRCUITE PASIVE,  
 DISPOZITIVE ELECTRONICE ȘI ELECTRONICĂ ANALOGICĂ,  
 Domeniul ELECTRONICA, TELECOMUNICATII SI TEHNOLOGII INFORMATIONALE ,  
 Post publicat în Monitorul Oficial al României nr. 395 din 28.11.2024

## LISTA DE LUCRĂRI

Candidat: GROSU F. VASILE – drd.

### 1<sup>o</sup> Teza(-ele) de doctorat (T1, T2)

(inclusiv anul, universitatea, domeniul, conducătorul de doctorat)

2<sup>o</sup> Cărți/ cursuri/ manuale publicate în edituri recunoscute din țară sau din străinătate (Ca1, Ca2 etc.), îndrumare publicate/culegeri de probleme (I1, I2 etc.), sisteme de laborator funcționale etc. (D1, D2 etc.) cursuri proprii pe Web, sisteme e-learning etc. (W1, W2 etc.), după caz, precum și alte lucrări (M1, M2 etc.) prin care se aduc contribuții la dezvoltarea activităților didactice/ profesionale.

Ca	Carte/ curs/ manual publicată în străinătate	Punctaj
	...	
	...	
	...	
	Capitol carte/ curs/ manual publicat în străinătate	
	...	
	...	
	Carte/ curs/ manual publicată în editură recunoscută CNCS (unic/ prim autor sau co-autor)	
	...	
	...	
	Capitol curs/ manual publicat în editură recunoscută CNCS	
	...	
	...	
	...	
I	Îndrumar/ culegere de probleme (publicat sau disponibil pe Web)	
	...	
	...	
	...	
D	Sisteme de laborator funcționale	
	...	
	...	
	...	
W	Utilizarea sistemelor de predare/ învățare/ evaluare de tip e-learning/ on-line/ multimedia etc.	
	...	
	...	
	...	
M	...	
	...	
	...	
	...	

3<sup>o</sup> Cărți/ capitole cărți de specialitate publicate în edituri recunoscute din țară sau din străinătate (Cb1, Cb2 etc.), articole/ studii publicate în reviste din țară/ străinătate, cu factor de impact/ indexate în BDI/ neindexate în BDI (R1, R2 etc.), brevete de invenție (B1, B2 etc.), creații artistice prezentate la manifestări recunoscute din țară/ străinătate (A1, A2 etc.), articole/ studii publicate în volumele manifestărilor științifice naționale/ internaționale indexate BDI/ neindexate BDI (V1, V2 etc.), după caz, precum și alte lucrări (N1, N2 etc.) prin care se aduc *contribuții științifice la dezvoltarea domeniului*.

Cb	<b>Carte de specialitate publicată în editură din străinătate</b>	<b>Punctaj</b>
	...	
	...	
	...	
	<b>Capitol carte de specialitate publicată în editură din străinătate</b>	
	...	
	...	
R	<b>Carte de specialitate/ capitol publicat în editură din țară, recunoscută CNCS</b>	
	...	
	...	
	<b>Articol publicat în revistă cotate ISI, cu factor de impact</b>	
	<b>R1</b> - A. Rusu, E. David, <b>V. Grosu</b> , M. Țopa, A. Buzo, B. Carbunescu and G. Pelz, "On Multivariate Electrical Performance Machine Learning Driven Pre-Silicon IC Adaptive Verification" in <i>IEEE Access</i> , vol. 12, pp. 136436-136450, 2024	
	<b>R2</b> - <b>V. Grosu</b> , E. David, L. Goras, G. Pelz, "On the modelling possibilities of integrated circuits behavior using active learning principles" Romanian Journal of Information Sciences and Technology, vol.27 issue 2, pp. 183-195, 2024	
	<b>Articol publicat în revistă indexată în baze de date internaționale (BDI)</b>	
B	...	
	...	
	<b>Articol/studiu publicat în revistă de specialitate neindexată în baze de date</b>	
	...	
	...	
	<b>Brevet de invenție acordat în străinătate</b>	
	...	
A	...	
	...	
	<b>Brevet de invenție acordat în țară</b>	
	...	
	...	
	<b>Creație artistică prezentată la manifestare recunoscută din străinătate</b>	
	...	
V	...	
	<b>Articol/studiu publicat în volumul unei manifestări științifice indexate în baze de date internaționale (BDI)</b>	
	<b>V1</b> - <b>V. Grosu</b> , E. David, L. Goras and G. Pelz, "Multiple Output Modelling of Integrated Circuits Behavior Using an Active Learning Approach" in 2024 20th International Conference on Synthesis, Modeling, Analysis and Simulation Methods and Applications to Circuit Design (SMACD), pp. 1-4, 2024	
	<b>V2</b> - A. Rusu, E. David, M. -D. Țopa, <b>V. Grosu</b> , A. Buzo and G. Pelz, "On Approaching Multivariate IC Pre-silicon Verification Using ML-based Adaptive Algorithms" in 2024 IEEE 30th International Symposium on On-Line Testing and Robust System Design (IOLTS), pp. 1-3, 2024	
	<b>V3</b> - <b>V. Grosu</b> , E. David, L. Goras and G. Pelz, "Modelling Integrated Circuits Behavior using an Active Learning Approach based on Gaussian Process Regression" in 2023 International Semiconductor Conference (CAS), pp. 245-248, 2023	
	<b>V4</b> - <b>V. Grosu</b> , L. Goras, E. David and G. Pelz, "Using Neural Network Based Active Learning for Modelling Integrated Circuits Behavior" in 2023 International Symposium on Signals, Circuits and Systems (ISSCS), pp. 1-4, 2023	
	...	

	<b>V5</b> - A. Rusu, E. David, M. Țopa, <b>V. Grosu</b> , A. Buzo and G. Pelz, " <i>Improvement and Performance Evaluation of an Adaptive Method for Integrated Circuits Pre-silicon Verification</i> " in 2023 International Symposium on Signals, Circuits and Systems (ISSCS), pp. 4-8, 2023	
	<b>Articol/studiu publicat în volumul unei manifestări științifice neindexate în baze de date</b>	
	...	
	...	
<b>N</b>	.....	
	...	
	...	
	...	

**4. Proiecte de cercetare-dezvoltare (P1, P2 etc.) pe bază de contract/ grant, precum și alte lucrări de cercetare-dezvoltare (F1, F2 etc.), după caz, prin care se aduc contribuții la dezvoltarea mediului educațional/ cultural/ economic/ social etc.**

	<b>Proiecte/ Contracte/ Granturi de cercetare-dezvoltare câștigate prin competiție internațională</b>	<b>Punctaj</b>
	...	
	...	
<b>P</b>	<b>Proiecte/ Contracte/ Granturi de cercetare-dezvoltare câștigate prin competiție națională sau încheiate cu institute de cercetare, companii, regii, societăți comerciale</b>	
	...	
	...	
	...	
<b>F</b>	<b>Alte lucrări de proiectare-cercetare-dezvoltare</b>	
	...	
	...	
	...	

**Note:**

(1) Fiecare lucrare este prezentată, în limba în care a fost publicată / expusă, corespunzător structurii "I, II, III, IV, V, VI", unde:

- I - indicativul ( T1, T2 etc.; Ca1, Ca2 etc.; ...), care se scrie "bold" la lucrările realizate după acordarea ultimului titlu didactic/ grad profesional (**Ca1, I1** etc., după caz);
- II - autorii în ordinea din publicație, cu scriere "bold" **a candidatului**;
- III - *titlul*, scris "italic";
- IV - editura sau revista sau manifestarea și/sau alte elemente de localizare, după caz;
- V - intervalul de pagini din publicație, respectiv, pp ...-..., numărul total de pagini, respectiv, ... pg., sau alte date similare, după caz;
- VI - anul sau perioada de realizare, după caz;

- (2) În cadrul fiecărui grup de lucrări (Ca1, Ca2 etc.; I1, I2 etc. ; ...), lucrările sunt în ordine invers cronologică;
- (3) În cazul în care o grupă de lucrări nu se regăsește în activitatea candidatului, respectiva grupă poate fi eliminată din listă;
- (4) Candidații au libertatea să completeze lista și cu alte grupe de lucrări.

**Data: 20.12.2024**

**Candidat: GROSU VASILE**

